

Zum Klienten:

Weitere Informationen zum Klienten und laufend neue Jobchancen erhalten Sie nach Ihrer Anmeldung und dem Onboarding durch Ihren Fachberater per Mail oder online. Wir freuen uns, Sie persönlich kennenzulernen!

Arbeitsort:

Zürich (X Kilometer und X Minuten von Ihrer Wohnadresse entfernt)

Jobbeschreibung:

Lead Custom Design Engineer (w/m/d)

Ihr Aufgabengebiet:

- Verantwortung für die Produkt-Roadmap: Definition von Spezifikationen, PPA-Zielen, Verifikationstiefe und Qualitätsstandards für neue SRAM-Varianten und CxR-nahe Custom-Blöcke
- Design und Verifikation von Memory- oder Datapath-Subsystemen, u.a. Sense Amps, Datentreiber, Multiplizierer, Addierer, Registerfiles, Timing-/Steuer-FSMs
- Engineering für fortschrittliche Technologieknoten: Absicherung von Variation (Corners, Monte-Carlo), Stabilität, Rauschen/IR-Drop, Bauteilzuverlässigkeit sowie Wake-up-/Low-Power-Verhalten in FinFET und FDSOI
- Integration für Produktreife: Definition klarer digitaler Schnittstellen (Standardzellen- und Bus-Interfaces), Latenz-/Handshake-Vorgaben und Timing-Budgets für einen Mixed-Signal-Flow mit digitalem Top-Level
- Planung des Silizium-Bring-ups, Aufbau von Charakterisierungs-Testumgebungen, Analyse von ATE-Daten sowie Veröffentlichung von Korrelations- und Fehlerberichten mit klaren Lösungsvorschlägen
- Spezifikation und Validierung von Redundanz-/Repair-Schemata, Zusammenarbeit mit DFT (MBIST und Scan) zur Testabdeckung sowie Freigabe des Produktionstestplans
- Enge Zusammenarbeit mit dem Layout-Team bei Floorplanning, Matching/Guarding, Shielding und Routing-Topologien; Review der Extraktion sowie frühzeitige Behebung von EM-/IR-Problemen
- Weiterentwicklung von Methodik und Team: Coaching von Designern, Durchführung von Reviews, Durchsetzung von Checklisten sowie Ausbau der Automatisierung (Python/Tcl) für Regressionen, Reporting und Dokumentation

Was Sie ausmacht:

- MSc oder PhD in Elektrotechnik/Informatik oder vergleichbar sowie mindestens 7 Jahre Erfahrung im Custom-Digital-, Memory- oder Analog-Design
- Nachweisbare End-to-End-Verantwortung für produktionsreife funktionale Blöcke inklusive Sign-off und Silizium-Korrelation
- Fundiertes Verständnis von High-Performance- und Low-Power-Schaltungsdesign auf FinFET-Knoten (Stabilität, Variation, Leckströme, Performance)
- Erfahrung in der Leitung eines kleinen Teams (Mentoring, Reviews, Planung) sowie enge Koordination mit Layout, Digital, Backend, DFT und Test
- Klare Kommunikation, strukturierte Dokumentation und ein qualitätsorientiertes Mindset
- Von Vorteil: Scripting-Kenntnisse für Design- und Charakterisierungsautomatisierung (Python, Tcl)
- Von Vorteil: Erfahrung mit Memory-Compilern, Charakterisierungs-Flows und Verifikationsumgebungen

- Von Vorteil: DTCO/STCO-Kenntnisse zur Abstimmung von Device-, Bitcell- und Peripherie-Entscheidungen auf Produktziele
- Von Vorteil: Erfahrung mit Produktionstest-Strategien sowie Compute-in-Memory-Anforderungen und Integration von Custom-Memory in grosse digitale Systeme

Was diese Stelle ausmacht:

- Zahlreiche individuelle Benefits