

Zum Klienten:

Weitere Informationen zum Klienten und laufend neue Jobchancen erhalten Sie nach Ihrer Anmeldung und dem Onboarding durch Ihren Fachberater per Mail oder online. Wir freuen uns, Sie persönlich kennenzulernen!

Arbeitsort:

Zürich (X Kilometer und X Minuten von Ihrer Wohnadresse entfernt)

Jobbeschreibung:

Senior Digital Design Engineer SoC and AI (w/m/d)

Ihr Aufgabengebiet:

- Technische Verantwortung für interne Engineering-Tools und deren bestehende Codebasis übernehmen, Erweiterungen entwickeln, Fehler beheben, Dokumentation pflegen, Releases verwalten und das Engineering-Team laufend unterstützen
- KI-gestützte Workflows entwickeln und validieren, die Produkthanforderungen in Spezifikationen für die jeweiligen Engineering-Disziplinen übersetzen, in enger Zusammenarbeit mit Fachexperten und unter Wahrung der Rückverfolgbarkeit zu den Ursprungsanforderungen
- Automatisierte Tests und Review-Workflows aufbauen, um Vollständigkeit, Konsistenz und Korrektheit generierter Spezifikationen zu prüfen, sodass die zuständigen Ingenieure die Ergebnisse kontrollieren und freigeben können
- Nutzerfeedback in Tool-Verbesserungen umsetzen, Integrationen mit bestehenden Engineering-Workflows pflegen und weitere KI-/LLM-Anwendungen für Anforderungsanalyse, Dokumentation, RTL-Entwicklung und Verifikation evaluieren
- System- und Produkthanforderungen in digitale Spezifikationen und Mikroarchitekturen übersetzen, RTL in Verilog/SystemVerilog entwickeln und eingebettete Prozessoren, Speicher, Peripherie, Register-Maps sowie On-Chip-Busse in Mixed-Signal-SoCs integrieren
- Digitale Designaktivitäten wie Lint, CDC/RDC-Analyse, Synthese, statische Timing-Analyse und Low-Power-Design verantworten sowie physische Implementierung und Timing-Closure unterstützen
- Mit System-, Analog-, Verifikations-, Firmware- und Physical-Design-Teams bei SoC-Integration, Takt- und Reset-Architekturen, Mixed-Signal-Schnittstellen, Design-Reviews und Verifikationsplanung zusammenarbeiten
- Silizium-Bring-up, Labor-Debugging und Produktvalidierung bis zum Übergang in die Serienproduktion unterstützen

Was Sie ausmacht:

- Nachgewiesene praktische Erfahrung in der Entwicklung und Integration KI-basierter Tools in IC-Design-Workflows, belegbar anhand umgesetzter Lösungen im Bereich Requirements Engineering, Spezifikationserstellung, RTL-Design, Verifikation oder Design-Flow-Automatisierung
- Master- oder Dokortitel in Elektrotechnik, Mikroelektronik, Computertechnik oder einem verwandten Fachgebiet
- Typischerweise 5+ Jahre einschlägige Erfahrung im digitalen IC-/SoC-Design, inklusive Erfahrung von der Spezifikation bis zum erfolgreichen Silizium
- Fundierte praktische Erfahrung mit Verilog/SystemVerilog, RTL-Design und Integration digitaler Subsysteme

- Solides Verständnis von SoC-Architekturen, einschliesslich eingebetteter Prozessoren, Speicher, Peripherie, Registerarchitekturen und On-Chip-Bussen wie AMBA AHB/APB
- Erfahrung mit Lint, CDC/RDC, Synthese, statischer Timing-Analyse und Timing-Closure sowie Verständnis von Takt-/Reset-Architekturen und Low-Power-Designtechniken
- Praktische Erfahrung in der Softwareentwicklung und Fähigkeit, eine bestehende Anwendungscodebasis zu verstehen, zu pflegen und zu erweitern, inklusive Versionskontrolle, Testing, Debugging, Dokumentation und Release-Management
- Sicherer Umgang mit Python oder vergleichbaren Programmiersprachen für Engineering-Automatisierung und Tool-Integration, Kenntnisse in Tcl von Vorteil
- Fähigkeit, die laufende Verantwortung für ein internes Tool zu übernehmen, Verbesserungen mit den Nutzern zu priorisieren sowie Softwareprobleme zu untersuchen und zu lösen
- Erfahrung in der Zusammenarbeit mit Analog-/Mixed-Signal-, Verifikations-, Firmware- und Physical-Design-Teams, einschliesslich Silizium-Bring-up und Debugging
- Ausgeprägte analytische und lösungsorientierte Fähigkeiten, klare Kommunikation und die Fähigkeit, effektiv in einem internationalen Engineering-Team zu arbeiten
- Verhandlungssicheres Englisch

Was diese Stelle ausmacht:

- Zahlreiche individuelle Benefits