Zum Klienten:
Weitere Informationen zum Klienten und laufend neue Jobchancen erhalten Sie nach Ihrer Anmeldung und dem Onboarding durch Ihren Fachberater per Mail oder online. Wir freuen uns, Sie persönlich kennenzulernen!

Arbeitsort:
Zürich (X Kilometer und X Minuten von Ihrer Wohnadresse entfernt)

Jobbeschreibung:
Standard Custom Design Engineer (w/m/d)

Ihr Aufgabengebiet:
- Design und Verifikation von Mixed-Signal-Schaltungen/-Subsystemen für ASICs (Architektur, Transistor-Level-Design, Simulation, Corner-/Monte-Carlo-Analysen, Modellierung)
- Entwicklung von KI-relevanten Bausteinen im Rahmen unserer In-Memory-Computing-Technologie
- Fachübergreifende Zusammenarbeit bei Schnittstellen, Bussen/Standardzellen-Grenzen sowie Timing- und Power-Budgets
- Mitwirkung an IP-Qualitätsspezifikationen, Reviews, wiederverwendbaren Verifikationsunterlagen und Dokumentation für interne Nutzung und Kundenlieferung
- Kontinuierliche Verbesserung der Arbeitsabläufe durch Scripting/Automatisierung (z.B. Python/Tcl) für Charakterisierung, Reportgenerierung und Regressionstests
- Vollständige Dokumentation eines oder mehrerer IP-Blöcke innerhalb der ersten 18 Monate
- Tape-in und Silizium-Nachweis mindestens eines Subsystems gemäss Spezifikation über alle PVT-Bereiche, inklusive abgeschlossenem Post-Produktions-Testplan und Korrelationsbericht

Was Sie ausmacht:
- Praktische Erfahrung mit CMOS-Technologien unterhalb 28 nm
- Qualitätsorientierte Arbeitsweise
- Nachgewiesene Design-Verantwortung in einem oder mehreren Bereichen: Datapath-/Standardzellen-Design, Speicher-/SRAM-Design, Datenwandler, Ultra-Low-Power-Verstärker, Power-Management, Referenzen, PLLs, Sensor-Signalverarbeitungsketten
- Klare technische Kommunikation sowie strukturierte Planung
- Erfahrung in der funktionsübergreifenden Zusammenarbeit mit Digital-, Custom- und Layout-Teams
- Von Vorteil: Erfahrung mit Datapath-/Arithmetik-/Bus-/Standardzellen-Co-Design-Schnittstellen (Device-Level-Parasitics, Signal-Integrity-Übergaben, Glitch-Reduktion)
- Von Vorteil: Scripting-Kenntnisse für Automatisierung (Python/Tcl) in Mixed-Signal-Flows
- Von Vorteil: Vertrautheit mit Compute-in-Memory- oder Memory-Periphery-Anforderungen (Matching, IR/EM, Variation, Testbarkeit)

Was diese Stelle ausmacht:
- Zahlreiche individuelle Benefits