Zum Klienten:
Weitere Informationen zum Klienten und laufend neue Jobchancen erhalten Sie nach Ihrer Anmeldung und dem Onboarding durch Ihren Fachberater per Mail oder online. Wir freuen uns, Sie persönlich kennenzulernen!

Arbeitsort:
Zürich (X Kilometer und X Minuten von Ihrer Wohnadresse entfernt)

Jobbeschreibung:
Staff Engineer, Post-Silicon Debug & Validation Engineer (w/m/d)

Ihr Aufgabengebiet:
- Unterstützung des GPU-Silicon-Debugs, der Design-for-Debug-Architektur und der Diagnoseentwicklung unter Anleitung erfahrener Ingenieure
- Mitwirkung bei der automatisierten Generierung von SOC-Level-Systemtests für GPU und Coherent Interconnect
- Teilnahme am Board-Level-Hardware- und Software-Bring-up von GPU und SOCs (Memory Controllers, Chip Interconnect/Fabric)
- Durchführung funktionaler und parametrischer Analysen von SOC und IP innerhalb eines SOCs
- Unterstützung bei der Fehlersuche und Root-Cause-Analyse von fehlerhaftem oder inkonsistentem Verhalten
- Entwicklung von Software-Tools oder Skripten zur Vereinfachung und Automatisierung von Debug- und Testprozessen, unter Einsatz von KI/ML-Tools zur Beschleunigung von Analysen und Automatisierung repetitiver Debug-Workflows
- Erlernen und Anwenden von Debug-Funktionen zur Beschleunigung von Tests und Verbesserung der Testeffektivität
- Mitwirkung an IP-Level-Funktionsvalidierungs-Testplänen
- Unterstützung der SOC-Emulation: Anpassung von Hardware, Software und Testumgebungen, Durchführung von Emulationen und Analyse des SOC-Verhaltens
- Bereitstellung von Debug- und Testinput für Funktionsverbesserungen künftiger Designs

Was Sie ausmacht:
- 6+ Jahre Erfahrung mit Bachelorabschluss in Computer Science/Engineering, oder 4+ Jahre mit Masterabschluss, oder 2+ Jahre mit Doktortitel
- Bachelor in Elektrotechnik, Computer Engineering oder vergleichbarer Abschluss (aktuelle oder baldige Absolventen); Praktikums- oder akademische Projekterfahrung im Bereich GPU oder Post-Silicon Debug/Validation von Vorteil
- Praktische Erfahrung mit KI/ML-Tools oder -Techniken (z. B. KI-Coding-Assistenten, ML/Datenanalyse für Debug- oder Testautomatisierung, oder entsprechende Kurs- bzw. Projekterfahrung) zwingend erforderlich
- Kurs- oder Projekterfahrung im System-/Board-Level-Bring-up
- Erfahrung mit GPU- oder Mikroprozessor-Debugging mittels Logic Analyzers, Scopes oder anderer Testgeräte
- Vertrautheit mit Debuggern wie Lauterbach (Kurs- oder Laborerfahrung ausreichend)
- Grundverständnis von Performance- und Power-Messtechniken

- Erfahrung mit Scanchain, Array Dump oder anderen HW-Debug-Techniken (akademische oder Praktikumserfahrung ausreichend)
- Vertrautheit mit Waveform-Analyse und Emulator-Signalextraktion
- Erfahrung mit IPXACT-Design-Dokumenten oder Parser-Entwicklung (von Vorteil)
- Grundlegende GPU-Architekturkenntnisse (Kurs- oder eigene Projekte)
- Vertrautheit mit GPU-APIs (OpenGL, OpenGL ES, Vulkan) und GPU-Software-Stacks
- Kenntnisse in C/C++/objektorientierter Programmierung, Python und Shell Scripting
- Grundverständnis von GPU-/Mikroprozessor-Produkt- und Testengineering-Konzepten
- Erfahrung mit Linux- und/oder Android-Kernel-Programmierung
- Vertrautheit mit BIOS-/Firmware-Programmierkonzepten (von Vorteil)
- Kurs- oder Projekterfahrung mit Verilog und/oder UVM

Was diese Stelle ausmacht:

- Medizinische, Zahn- und Sehversicherung
- Lebensversicherung
- 401(k)-Vorsorgeplan
- Verpflegung vor Ort
- Mitarbeiterkaufprogramm
- Unterstützung bei Weiterbildungskosten (nach 6 Monaten)
- Bezahlte Freizeit
- Studienkreditprogramm
- Wellness-Anreize
- MBO-Bonusvergütung basierend auf Unternehmens-, Bereichs- und individueller Leistung
- Möglichkeit zur Teilnahme an einem Long-Term-Incentive-Plan sowie Relocation-Unterstützung